# PATENT ABSTRACTS OF JAPAN

(11)Publication number:

2001-318324

(43)Date of publication of application: 16.11.2001

(51)Int.Cl.

G02B 26/08 G02B 27/18 HO4N 5/74

(21)Application number: 2000-138763

(71)Applicant: SEIKO EPSON CORP

(22)Date of filing:

11.05.2000

(72)Inventor: TSUCHIYA YUTAKA

TAKEDA TAKASHI

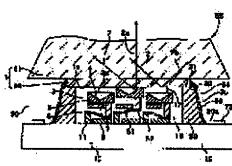
# (54) OPTICAL SWITCHING UNIT, METHOD FOR MANUFACTURING THE SAME AND IMAGE DISPLAY DEVICE

(57)Abstract:

PROBLEM TO BE SOLVED: To assure spacings of extremely good accuracy with light guides of an optical switching unit of an active type to move macrooptical elements and further to assure reliability and high-speediness.

SOLUTION: This optical switching unit is provided with walls 30 so as to enclose spaces 15 where the optical switching elements 10 line up, by which the dimensions between the light guides 1 and a substrate 20 are assured and the sealing of the spaces 15 with the substrate 20 and the walls 30 is made possible. Resistance is eliminated and the driving of the optical switching elements at high speed is made possible by reducing the pressure in the spaces 15 and further, the problem, such as deterioration by

adsorption and oxidation may be solved.



# 対応なし、英抄

(19)日本国特許庁 (JP)

(12) 公開特許公報(A)

(11)特許出願公開番号 特開2001-318324 (P2001-318324A)

(43)公開日 平成13年11月16日(2001.11.16)

| (51) Int.Cl." |       | 微別記号 | FI.     |       | 5 | 73~}*( <b>参考</b> ) |
|---------------|-------|------|---------|-------|---|--------------------|
| G 0 2 B       | 26/08 |      | G 0 2 B | 26/08 | D | 2H041              |
|               | 27/18 |      |         | 27/18 | z | 5C058              |
| H04N          | 5/74  | •    | H 0 4 N | 5/74  | В |                    |

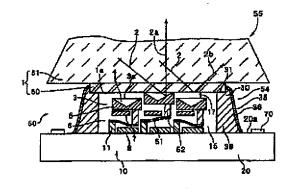
## 審査請求 未請求 請求項の数24 OL (全 16 頁)

| (21)出顧番号 | 特職2000-138763(P2000-138763) | (71)出版人 000002369                       |
|----------|-----------------------------|---|
|          |                             | セイコーエプソン株式会社                            |
| (22)出顧日  | 平成12年5月11日(2000.5.11)       | 東京都新宿区匯新宿2丁目4番1号                        |
|          |                             | (72)発明者 土屋 豊                            |
|          |                             | 長野県諏訪市大和3丁目3番5号 セイコ                     |
|          |                             | ーエプソン株式会社内                              |
|          |                             | (72)発明者 武田 高間                           |
|          |                             | 長野県獣肋市大和3丁目3番5号 セイコ                     |
|          |                             | エブソン株式会社内                               |
|          |                             | (74)代理人 160095728                       |
|          |                             | 弁理士 上柳 雅巻 (外1名)                         |
|          |                             | Fターム(参考) 29041 AA16 AB27 AB40 ACU6 AZ01 |
|          |                             | AZ08                                    |
|          |                             | 50058 BAS5 EA11 EA13 EA21               |
|          |                             | SOUR NEW THE PURE THE                   |

# (54) 【発明の名称】 光スイッチングユニット、その製造方法および画像表示装置

## (57)【要約】

【解決手段】 光スイッチング素子10が並んだ空間15を囲むように壁30を設け、これにより、光ガイド1と基板20との間の寸法を確保すると共に、光ガイド1、基板20と壁30で空間15を封止できるようにする。この空間15の内部を減圧することにより、抵抗をなくして高速で光スイッチング素子を駆動でき、さらに、吸着や酸化による劣化などの問題も解消できる。



#### 【特許請求の範囲】

【請求項1】 基板と、この基板上に配置された少なく とも1つの駆動用のアクチュエータと、このアクチュエ ータにより駆動される光学素子と、

1

入射した光を伝達する全反射面を備えた光ガイドとを有 し、この光ガイドの前記全反射面に対し、前記アクチュ エータにより前記光学素子がエバネセント光を抽出する 位置および抽出しない位置に駆動される光スイッチング ユニットであって.

前記アクチュエータおよび光学素子を囲むように配置さ 10 エータにより駆動される光学素子と、 れた壁をさらに有し、この壁、前記基板および光ガイド により前記アクチュエータおよび光学素子を封止した光 スイッチングユニット。

【請求項2】 請求項1において、前記壁が前記光ガイ ドと接触する面に反射膜が形成されている光スイッチン グユニット、

【請求項3】 請求項1において、前記光ガイドの前記 壁と接する領域と、前記全反射面との間に段差がある光 スイッチングユニット。

れた空間内に少なくとも1つの突起を有し、この突起が 前記光ガイドおよび基板の両方に接している光スイッチ ングユニット。

【請求項5】 請求項1において、前記壁を貫通して、 当該壁により封止された空間と外側を連絡する連通部を 有し、この連通部が塞がれている光スイッチングユニッ

【請求項6】 請求項1において、前記光ガイドは、光 を入射する部分を備えた本体と分離された平板状のカバ 一部材である光スイッチングユニット。

【請求項7】 請求項6において、前記カバー部材は厚 みが3mm以上である光スイッチングユニット。

【請求項8】 請求項1において、前記壁の外側を楯脂 モールドした光スイッチングユニット。

【請求項8】 請求項1において、前記壁が樹脂モール ドである光スイッチングユニット。

【請求項10】 請求項9において、前記壁を形成する 樹脂モールドは、仮止め部分と、前記壁を成形する部分 の2段階に形成されている光スイッチングユニット。

【請求項11】 請求項8または9において、前配樹脂 40 モールドの外面はテーバ状になっている光スイッチング

【請求項12】 請求項8または9において、前記樹脂 モールドの外面に、金属酸化膜、金属窒化膜または金属 膜が形成されている光スイッチングユニット。

【請求項13】 請求項1において、前記壁、基板およ び光ガイドにより封止された空間が減圧されている光ス イッチングスニット。

【請求項14】 請求項13において、前記封止された 空間には減圧された不活性ガスあるいは空気が存在して 50

いる光スイッチングユニット。

【請求項15】 請求項1ないし14のいずれかにおい て、前記アクチュエータおよび光学素子がアレイ状に配 置されている光スイッチングユニット。

【請求項16】 請求項15に記載の光スイッチングユ ニットと、この光スイッチングユニットに対し表示用の 光を入出力する手段とを有する画像表示装置。

【請求項17】 基板と、この基板上に配置された少な くとも1つの駆動用のアクチュエータと、このアクチュ

入射した光を伝達する全反射面を備えた光ガイドとを有 し、この光ガイドの前配全反射面に対し、前配アクチュ エータにより前記光学素子がエバネセント光を抽出する 位置および抽出しない位置に駆動される光スイッチング ユニットの製造方法であって、

前記アクチュエータおよび光学素子を取囲むように配置 された壁により、前記基板および光ガイドと共に前記ア クチュエータおよび光学素子を封止する工程を有する光 スイッチングユニットの製造方法。

【請求項4】 請求項1において、前記壁により封止さ 20 【請求項18】 請求項17において、前記封止する工 程は、前記壁を貫通して、当該壁により封止された空間 と外側を連絡する連通部を設ける工程と、

> 前記壁、基板および光ガイドにより封止された空間を減 圧する工程と、

> 前記連通部を塞ぐ工程とを備えている光スイッチングユ ニットの製造方法。

【請求項19】 請求項17において、前記光ガイド は、光を入射する部分を備えた本体と分離された平板状 のカバー部材である光スイッチングユニットの製造方 30 法。

【請求項20】 請求項17において、前記壁の外側を 樹脂モールドする工程をさらに有する光スイッチングス ニットの製造方法。

【請求項21】 請求項17において、樹脂モールドに より前記壁を形成する光スイッチングユニットの製造方

【請求項22】 請求項21において、前配壁を形成す る樹脂モールドは、仮止め部分と、前記壁を成形する部 分の2段階に形成されている光スイッチングユニットの 製造方法.

【請求項23】 請求項21または22において、前記 樹脂モールドの外面をテーパ状にすることを特徴とする 光スイッチングユニットの製造方法。

【請求項24】 請求項21ないし23のいずれかにお いて、前記樹脂モールドの外面に、金属酸化膜、金属窒 化膜または金属膜を形成する工程をさらに有する光スイ ッチングユニットの製造方法。

【発明の詳細な説明】

[0001]

【発明の属する技術分野】本発明は、データブロジェク

タ、ビデオブロジェクタなどの映像投映装置あるいは画 像表示装置に適した画像表示デバイスなどに用いられる 光スイッチングユニットおよびそれを用いた画像表示装 置に関するものである。

#### [0002]

【従来の技術】プロジェクタなどの画像表示装置のライ トバルブとして光をオンオフ制御できる画像表示デバイ スとしては、液晶を用いたものが知られている。しかし ながら、この液晶を用いた画像表示デバイスは、高速応 動作しない。とのため、高速応答を要求されるような高 解像度の画像を表示する装置、さらには、光通信、光海 算、ホログラムメモリー等の光記録装置、光ブリンター は、液晶を用いたスイッチングデバイスで実現するのは 麒山山

【0003】そとで、上記のような用途に対応できる高 速動作可能なスイッチングデバイスあるいは画像表示デ バイスが求められており、ミクロンオーダあるいはさら に小さなサブミクロンオーダの微細構造(マイクロスト ラクチャ)を備えたスイッチングデバイスの開発が鋭意 20 進められている。

#### [0004]

【発明が解決しようとする課題】その1つは、本願出願 人が出願中の、光を全反射して伝達可能な導光部(光ガ イド)の全反射面に対し光学素子の抽出面を接触させて エバネセント光を抽出し、光学素子の1波長程度あるい はそれ以下の微小な動きによって、高速で光を変調制御 可能な光スイッチングデバイスである。

【0005】図1に、エパネセント光によるスイッチン グを行う画像表示デバイス(光スイッチングデバイス) を用いた画像表示装置の一例としてブロジェクタ80の 概略を示してある。とのプロジェクタ80は、白色光源 81と、この白色光源81からの光を3原色に分解して 画像表示ユニット(光スイッチングユニット)55の導 光板(光ガイド)1に入射させる回転色フィルタ82 と、各色の光を変調して出射する画像表示ユニット55 と、出射された光85を投映する投写用レンズ86とを 備えている。そして、各色毎の変調された光85かスク リーン89に投写され、時間的に混色されるととにより 多階調マルチカラーの画像が出力される。プロジェクタ 40 80は、さらに、画像表示ユニット55および回転色フ ィルタ82を制御してカラー画像を表示する制御回路8 4を備えている。画像表示ユニット55は、光ガイド1 と以下に詳述する画像表示デバイス(光スイッチングデ バイス) 50とにより構成されており、この制御同路8 4からカラー画像を表示するためのデータφなどは画像 表示デバイス50に供給される。

【0006】画像表示ユニット55は、光を受光あるい は入射する面1bを備えた台形プリズム状の光ガイド1 を備えており、図1に示したプロジェクタ80において 50

は、その光ガイド1の入射面1bに対し投影用の光を供 給する光源81および光ガイド1から出射された光を投 写するレンズ86などを備えた光を入出力する手段と、 光ガイド1に供給された投映用の光を全反射面1 a で変 調する画像表示デバイス50とを備えている。そして、 この画像表示デバイス50により光ガイド1から漏出す るエパネセント光を制御して画像が表示される。

【0007】図2に、エバンセント波(エバネセント 光)を利用して光を変調する画像表示デバイス(エバネ 答特性が悪く、たかだか数ミリ秒程度の応答速度でしか 10 セント光スイッチングデバイス)50の概要を示してあ る。画像表示デバイス50は複数の能動型の光スイッチ ング素子(光スイッチング機構)10が2次元に配列さ れたスイッチングデバイスであり、個々の光スイッチン グ素子10は、入射した光2を全反射して伝達可能な導 光板(光ガイド)1に接近および離反して光を変調可能 な光学素子(スイッチング部)3と、この光学素子部3 を駆動するアクチュエータ8とを備えている。そして、 光学素子3の層およびアクチュエータ6の層がアクチュ エータ6を駆動する駆動同路およびデジタル記憶同路 (記憶ユニット)が作りとまれた半導体基板20の上に 積層され、1つの画像表示デバイスとして集積化されて いる。

> 【0008】図2を参照してエバネセント光を利用した 本例の画像表示デバイス50についてさらに詳しく説明 しておく。個々の光スイッチング素子10をペースに脱 明すると、図2の左側に示した光スイッチング素子10 aはオン状態であり、右側に示した光スイッチング素子 10bがオッ状態である。光学素子3は、光ガイド1の 全反射面1 a に密着する面(接触面または抽出面)3 a 30 と、この面3aが全反射面1aに密着したときに漏れ出 たエバネセント波を抽出して内部で導光板1に対しほほ 垂直な方向に反射するV字型の反射プリズム(マイクロ プリズム) 4と、このV字型のプリズム4を支持するサ ボート構造5とを備えている。

【0009】図2に示したアクチュエータ8は、光学素 子3を静電駆動するタイプであり、そのために、光学素 子3のサポート構造5と機械的に連結されて光学素子3 と共に動く上電極7と、この上電極7と対峙した位置で 半導体基板20に固定された下電極8とを備えている。 さらに、上電板7はアンカーブレート9から上方に伸び た支柱11により支持されており、上電極7はアンカー プレート9を介して半導体基板20の最上面20aに機 械的に取付けられている。したがって、上電極?と下電 極8に異なる電圧を供給すると上電極?が下方に動き、 とれに連動して光学素子3が光ガイド1から離れる(第 2の位置)。一方、上電極7は弾性部材としての機能を 部分的に備えており、上電極7および下電極8に供給さ れていた電圧が除去されると上電極7が離れ、上電極7 の弾性により光学素子3が光ガイド1の全反射面1 a に 密着する(第1の位置)。

【0010】図1に示したように、光ガイド1は台形状 になっており入射面 1 b に対し垂直に入射された照明光 (入射光) 2が全反射面1aで全反射する角度で伝達さ れる。したがって、光ガイド1の内部では全ての界面、 すなわち、光学素子3に面した側1aと、上方の面 (出 射面)において光が繰り返し全反射し、導光板1の内部 が光線で満たされる。との状態で巨視的には照明光2は 導光板1の内部に閉じ込められ、その中を損失なく伝播 している。一方、微視的には、導光板1の全反射してい る面 1 a の付近では、導光板 1 から光の波長程度のごく 10 僅かな距離だけ、入射光2が一度漏出し、進路を変えて 再び導光板 1 の内部に戻るという現象が起きている。と のように面1 aから漏出した光を一般にエバネッセント 彼と呼ぶ。このエバネッセント波は、全反射面!aに光 の波長程度またはそれ以下の距離で光学素子を接近させ ることにより取り出すことができる。本例の光スイッチ ング素子10は、この現象を利用して導光板 [を伝達す る光を高速で変調、すなわち、スイッチング(オンオ つ)することを目的としてデザインされている。

学素子3が導光板1の全反射面1aに圧迫され、抽出面 3 a が全反射面 1 a に接近または密着した状態となるの で、光学素子3にエバネセント波を抽出することができ る。このため、光学素子3のマイクロブリズム4で光2 は角度が変えられて出射光2 a となり、図1 に示すプロ ジェクタ80の投映用の光85として利用される。

【0012】一方、光スイッチング素子10bでは、電 極了および8に静電力が作用するので光学素子3が全反 射面1aから離れた第2の位置に動かされる。したがっ て、光学素子3によってエバネセント波は抽出されず、 光2は全反射面1aによって反射され光ガイド1の内部 から出ない。

【0013】エバネセント波を用いた光スイッチング素 子は単独でも光をスイッチングできる装置として機能す るが、図2に示したように、これらを1次元あるいは2 次元方向、さらには3次元に並べて配置することができ る構成になっている。特に、2次元にマトリクスあるい はアレイ状に並べて配置することにより、液晶あるいは DMDと同様に平面的な画像を表示可能な画像表示デバ ット55を提供することができる。そして、エバネセン ト光を用いた画像表示ユニット55では、スイッチング 部である光学素子3の移動距離がサブミクロンオーダと なるので、液晶より1桁あるいはそれ以上応答速度の速 い光変調装置として利用でき、これを用いた高速動作が 可能なプロジェクタ80あるいは直視型の画像表示装置 を提供することが可能となる。さらに、エバネセント光 を用いた光スイッチング素子10は、サブミクロンオー ダの動きで光をほぼ100パーセントオンオフすること が可能であり、非常にコントラストの高い画像を表現す 50 に確保する必要がある。また、スイッチング速度を上げ

ることができる。このため、時間的な分解能を高くする ことが容易であり、高コントラストの画像表示装置を提 供できる。

【0014】さらに、との光スイッチングユニット55 は、駆動回路などが作りてまれた半導体集積基板20に アレイ状に配置されたアクチュエータ8および光学素子 3が積層された構成の1チップの画像表示デバイス50 と光ガイド1の組み合わせで構成することが可能であ る。すなわち、半導体基板20の上にアクチュエータ6 および光学素子3といったマイクロストラクチャが構築 されたマイクロマシンあるいは集積化デバイスである画 像表示デバイス50と光ガイド1とを組み立てることに より画像表示ユニット55を供給でき、これを組み込む ことにより動作速度が速く高解像で、さらに、高コント ラストの画像を表示できるプロジェクタを提供できる。 【0015】エバネセント光を用いたスイッチングデバ イスおよび光スイッチングユニットを構成するためのア クチュエータ6は、図2の上下1対の電極を備えたもの に限定されず、図3に示すように、上電極7 および下電 【0011】図2の光スイッチング素子10aでは、光 20 極8に加え、これらの間で動く中間電極 (可動電極) 5 1を設け、この中間電極51に連動して光学素子3が駆 動されるようにすることも可能である。この画像表示デ バイス50は、アクチュエータ6の構成が複雑になるが 低電圧で駆動できるというメリットを備えている。さら に、電極対を使用した静電アクチュエータの代わりに、 ビエゾ素子などの他の電気信号により駆動力を供給可能 な機構を用いてアクチュエータを構成することも可能で ありアクチュエータとしてはいくつかのものが考えられ ている。したがって、以下、本明細書では、簡単のため 30 上下電極の静電駆動タイプのアクチュエータに基づき説 明するが、アクチュエータの構成はとれて限定されるも のではない。

【0018】このように、エバネセント光を用いた光ス イッチングユニットは、光導入プリズム(光ガイド)の 下面の全反射面に接触する位置と、サブミクロンだけ間 隔を開けた位置への移動により光スイッチングを行う光 スイッチング素子あるいはそれらの集合であり、高速駆 動が可能である。さらに、半導体基板上にマイクロアク チュエータおよびマイクロ光学素子をアレイ状に配置し イス50、および光ガイドと一体となった画像表示ユニ 40 た様成になるので、非常にコンパクトで高分解能および 高コントラストの画像表示用ユニットとして提供でき

> 【0017】その反面、マイクロ光学素子の上面が光導 入プリズムの下面に対し接触すると共に、それからサブ ミクロンだけ間隔を開けた位置への移動するサブミクロ ンの距離を動くミクロンオーダあるいはサブミクロンオ ーダのスイッチングユニットであるので、組み立て精 度、信頼性、耐久性などの諸性能を吟味する必要があ る。すなわち、マイクロ光学素子が移動する距離を正確

るには、常圧下では空気が光学素子およびアクチュエー タの動作に障害となるととがありえる。さらに、高速に 動かそうとすると、水分の介在などにより、光学素子を 構成する樹脂と、光ガイドを構成するガラスとの間で吸 着が起こり、スイッチング速度が低下したり、スイッチ ングするときのパワーが必要になったり、さらには、ス ティッキングによりスイッチング動作できなくなる可能 性がある。電極間の接触を防止するために絶縁層を設け るときには僅かではあるが電荷が溜まり、その電荷によ って静電吸着を起す。したがって、このような負荷をな 10 くすと共に、水分などの機械的な要因による吸着力はで きる願り小さくしておくことが望ましい。また、プリズ ムの反射面に金属膜を用いている場合は、酸化により反 射率が低下することも考えられる。さらに、光との相互 作用により、光学素子を構成する樹脂が劣化する。

【0018】このため、本発明においては、これらの性 能、信頼性および耐久性の高い光スイッチングユニット を提供することを目的としている。さらに、非常に簡単 な構造で、信頼性の高い光スイッチングユニットおよび これを用いた画像表示装置を提供することを目的として 20 いる。

#### [0019]

【課題を解決するための手段】とのため、本発明の光ス イッチングユニットは、基板と、この基板上に配置され た少なくとも1つの駆動用のアクチュエータと、このア クチュエータにより駆動される光学素子と、さらに、入 射した光を伝達する全反射面を備えた光ガイドとを有 し、この光ガイドの全反射面に対し、アクチュエータに より光学素子がエバネセント光を抽出する位置および抽 って、アクチュエータおよび光学素子を取囲むように配 置された壁をさらに設け、この壁、基板および光ガイド によりアクチュエータおよび光学素子を封止できるよう にしている。すなわち、基板と、この基板上に配置され た少なくとも1つの駆動用のアクチュエータと、このア クチュエータにより駆動される光学素子と、入射した光 を伝達する全反射面を備えた光ガイドとを有し、この光 ガイドの全反射面に対し、アクチュエータにより光学素 子がエバネセント光を抽出する位置および抽出しない位 置に駆動される光スイッチングユニットの製造方法にお 40 いては、アクチュエータおよび光学素子を囲むように配 置された壁により、基板および光ガイドと共にアクチュ エータおよび光学素子を封止する工程を設けるようにし ている。

【0020】本発明の光スイッチングユニットにおいて は、この壁によって全反射面と基板との距離を精度良く 保持できる。それと共に、その内側、すなわち、アクチ ュエータと光学素子が動く空間を封止できるので、その 空間を滅圧することが可能である。したがって、空気挺

速度を上げることができる。また、減圧することにより 水分の分圧も減るので水分が光学素子と光ガイドとの間 に介在するのも防止できる。したがって、これによる吸 着の問題を未然に防止できる。さらに、滅圧することに より、酸素分圧も減るので、ブリズムの反射面に金属膜 を用いている場合でも酸化を防止でき、それに伴う反射 率の低下も防止できる。また、酸素があることによる光 との相互作用により光学素子を構成する樹脂が劣化する のも防止できる。したがって、減圧することにより、性 能の向上、信頼性および耐久性の向上を図ることができ

【0021】との壁が全反射面と接触する領域では、入 射した光が全反射しなくなる。したがって、壁が光ガイ ドと接触する面には反射膜を形成しておくことが望まし い。また、光ガイドの壁と接する領域と、全反射面との 間に型成形により適当なサイズの段差を精度良く、簡単 に設けることができる。このため、さらに、基板と全反 射面との間の距離を精度良く管理できる。壁により封止 された空間、すなわち、光学素子とアクチュエータが配 置された空間内に少なくとも1つの突起を設け、この突 起を光ガイドおよび基板の両方に接することが望まし い。空間の外を形成する壁で精度を出すのに加えて、空 間内部の寸法を精度良く維持するのが簡単になる。

【0022】壁、基板および光ガイドで囲われた領域を 減圧するには、減圧雰囲気でとれらをすべて組み立てる 方法がある。しかしながら、減圧雰囲気内でとれらの組 立作業を行うためには、そのような環境を構築する施設 に費用がかかり、作業員のアクセスが難しい。これに対 し、壁を貫通して、壁により封止された空間と外側を連 出しない位置に駆動される光スイッチングユニットであ 30 絡する連通部を予め、この連通部を介して内部を減圧し た後に、連通部だけ塞ぐことにより、組み立ての大部分 は通常の条件で行うことができる。したがって、製造コ ストを下げることができる。

【0023】また、光ガイドは一般に画像を形成するた めの光を入射する面を設けるために、台形、平行四辺形 などの多面体となり、厚いプリズムが要求される。した がって、このような光ガイドをそのまま用いて空間を封 止しようとすると光ガイドのハンドリングが大変であ り、また、組たったサイズも大きい。このため、真空チ ェンバーなどの滅圧スペースの占有率が高くなり製造効 率が悪くなるなどの問題がある。そこで、本発明におい ては、封止する部分として用いる光ガイドは、光を入射 する部分を備えた本体と分離された平板状のカバー部材 にすることにより、減圧処理する際のユニットのサイズ を減少している。たとえば、空間をほぼ真空にしたとき (圧力差 1 気圧) にカバー部材が大きく変形すると、光 学素子と全反射面との密着度が低下してエバネセント光。 の抽出効率が低下する。全反射面のゆがみが30mm程 度以下であれば、エバネセント光の抽出効率は80%以 抗をなくす、あるいは減少することによりスイッチング 50 上となる。この程度の変形度、あるいはそれ以下の変形

度を維持するには、カバー部材として一辺が5mmから 10mm程度のサイズの石英ガラスを用いた場合、その 厚みは3mm程度以上が望ましい。

【0024】また、壁、基板および光ガイドで囲まれた空間の密閉度を上げるには、壁の外側を樹脂モールドすることが望ましい。さらには、壁を樹脂モールドで構成することも可能である。このときは、基板と光ガイド(全反射面)との距離を精度良く確保するために、仮止めする部分を設け、距離を調整した後に壁を本格成形することが望ましい。

【0025】モールド用の樹脂は、粘度が低すぎると内部の空間に侵入してアクチュエータなどの動作の障害になる可能性がある。一方、粘度が高すぎると作業性が悪い。このため、モールド用樹脂の硬化前の粘度は2万から15万cPに調整することが望ましい。また、硬化後のアウトガスは少ないほうが良く、透湿および酸素透過性も少ないことが望ましい。そして、硬化する際に壁あるいは壁の内部に侵入する量の調整をするには、UV硬化性の対路、たとえば、アクリル樹脂、UV硬化性のエポキシ樹脂が望ましい。さらに、モールド用の樹脂に所20定の寸法を保持するためのギャップ剤(スペーサ)を入れておくことも有効である。

【0026】モールド樹脂により壁および連通部を形成し、減圧した後に塞ぐ方法はいくつかある。熱硬化性樹脂を用いると、100℃程度に加温しながら塗布することにより硬化させて連通部を塞ぐことができる。UV硬化性樹脂を使用すれば、UV透過性のチャンバーを使用することにより、適当なタイミングで外部から連通部を塞ぐことができる。さらに、減圧した後に、連通部を塞ぐ材料を真空蒸着することも可能であり、真空チェンバー内において、減圧および封止を連続した工程で実現できる。したがって、真空を維持しやすく、光学素子およびアクチュエータが動く空間が高真空になった光スイッチングユニットを提供できる。

【0027】モールド用樹脂は、その外面がチーパ状になるように形成することが望ましい。半円状あるいは半楕円状になると、基板と光ガイドに接する面積が小さくなるので密閉性が確保しにくく、信頼性および耐久性の大幅な向上が望みにくい。また、以下において、ガスバリア膜を蒸着するもの難しくなる。

【0028】樹脂モールドにより封止した後は、このモールド樹脂を透過して酸素あるいは水分が空間に侵入しないようにすることが望ましい。そこで、本発明においては、金属酸化物製のガスバリア膜をさらにモールド樹脂の外側に形成し、水分および酸素などの気体ができる限り侵入しないようにしている。ガスバリア膜を製膜する方法には、真空蒸着法、イオンアシスト蒸着法、イオンブレーティング蒸着法、酸化反応蒸着法などを用いることができる。さらに、素材としては、酸化シリコン、酸化アルミニウムなどの金属酸化物、窒化シリコンなど

の金属窒化物、アルミニウムなどの金属腹がある。これ らのうち金属製のガスアリア膜は導電性であるので、配 線などの接触しないように形成する注意が必要である。 そして、膜厚は50から5000オングストローム程度 が良好である。

10

【0029】このように、本発明に係る光スイッチング ユニットは、動作速度がさらに速く、信頼性も高く、そ して耐久性も良い。したがって、本発明に係る光スイッ チングユニット、特に、アクチュエータおよび光学素子 10 がアレイ状に配置されている光スイッチングユニット と、この光スイッチングユニットに対し表示用の光を入 出力する手段とを用いることにより、エバネセント光に よるスイッチングのメリットを活かした、高速で、コントラストが高く、高解像度の画像を表示でき、さらに、 信頼性および耐久性の高い画像表示装置を提供できる。 【0030】

#### 【発明の実施の形態】第1の実施の形態

以下に図面を参照しながら、本発明についてさらに説明する。図4は本発明に係る光スイッチングユニット55であり、図3に基づき説明したエバネセント光を用いた光スイッチング素子10がアレイ状に配置されたデバイス50と、光ガイド1とが組み合わされている。また、図5は、図4における光スイッチングユニット55の断面を示した図である。なお、光スイッチング素子の数は説明のために簡略化しており、図示された数に限られるものではない。

【0031】図4および図5に示した光スイッチングユ ニット55は、3×3に光スイッチング素子10がアレ イ状になった能動型の光学素子デバイスであり、個々の 光スイッチング素子10が隣のスイッチング素子と間隔 12を開けて並べられている。さらに、これらのアレイ 状に配列された光スイッチング素子10を囲む壁30が 設けられている。上述したように、本例の光スイッチン グ繁子10は、アクチュエータ6として下電極8と中間 電極51を有し、これらに電位差を与える事により引力 が発生し、中間電極5 1はばねとしても機能し、それを 機ませながら下方向に移動する。同様に、上電極7と、 中間電極51に電位差を与える事により引力が発生し、 中間電極は上方向に移動する。中間電極51は一方の端 40 は支柱52を介してマイクロ光学素子3に接続されてい る。従って、中間電極が静電力により上方または下方に 移動すると同時に、支柱52に接続されたマイクロ光学 素子3も同様に上方または下方に移動する。マイクロ光 学素子3はV形の反射ミラー4 a を持ち、V形の反射ミ ラー4aの上部は透明部材によるプリズム4であり、そ の上面は平面の抽出面3aになっている。

る方法には、真空蒸着法、イオンアシスト蒸着法、イオ [0032] これらのアレイ状の光スイッチング素子 1 ンプレーティング蒸着法、酸化反応蒸着法などを用いる 0の回りには壁30が設けてあり、壁30により基板2 ことができる。さらに、素材としては、酸化シリコン、 0の上に光導入プリズム(光ガイド)1が固定されてい 酸化アルミニウムなどの金属酸化物、窒化シリコンなど 50 る。光ガイド1の下面に全反射面1aに斜入射した光線 2は、マイクロ光学素子3がアクチュエータ6によって 下方に移動している時には、マイクロ光学素子3の上面 3 a と光導入プリズム 1 の下面 1 a とに間隔が生ずるた め、光導入ブリズム1の下面1aで方向2bに全反射さ れる。一方、マイクロ光学素子3がアクチュエータ8に よって上方に移動しおり、マイクロ光学素子3の上面3 aと光導入プリズム1の下面1aが接触しているときに は、光導入プリズム1の下面に斜入射した光線2は、マ イクロ光学素子3の上面3 aを透過し、マイクロ光学索 子3 に設けられたV型の反射ミラー4 aによって反射さ 10 像度が高く、信頼性および耐久性の高い画像表示装置を れ出射光線2aとなり上方に出射する。この原理によ り、光線はマイクロ光学素子3の上下の動きにより、2 a方向と2b方向に光をスイッチングさせる事が出来る のである。

【0033】このように全反射面1aから漏れ出したエ パネセント光を効率よく、高速でオンオフするには、マ イクロ光学素子3をアクチュエータ6により高速で精度 良く動かす必要がある。そのためには、1つには、基板 20と光ガイド1の全反射面1aとの間の寸法が精度良 ングユニット55では、アレイ状に配置された光スイッ チング索子10の外周を壁30が取囲み、とれにより、 全反射面 1 a と基板 2 0 の上面 2 0 a との間隔が精度良 く保持でき、さらに、設置や組み立てなどのときのショ ックによって間隔が変わるようなことも防止できる。す なわち、壁30で光導入プリズム1の下面1aを壁30 の上面31で接触させ固定することにより、マイクロ光 学素子3が、光ガイドの下面1aに接触したり、全反射 光がマイクロ光学素子3に進入しない距離(0.5μm 以上)に移動したりする間隔を確保することができる。 【0034】さらに、壁30はアレイ状に配置された光 スイッチング素子10を囲む構造であり、アレイ状に光 スイッチング素子10が配置された空間15を壁30 と、基板20と、さらに光ガイド1で封止することがで きる。したがって、この空間15を不活性気体で充填し たり、さらには、外気圧に対し空間15の内部を加圧又 は滅圧に保持したりすることが可能となる。不活性気体 を充填することにより、水分により密着性が上がってし まう現象、あるいは酸素により耐久性が劣化する現象を のため、信頼性および耐久性が飛躍的に向上する。

【0035】一方、スイッチング速度を改善するために は、空間15の内部を減圧することがのぞましい。図6 に、本願発明者らがシミュレーションした結果を示して ある。このシミュレーションは、図2に示した上下の電 極で動くタイプの光スイッチング素子を対象に行ってい るが、大気圧(780torr)から1/100気圧 (7.8torr) に減圧することにより応答時間は1 /4から1/6程度にまで向上し、応答速度は4倍から 6倍になる。さらに、減圧することにより、空間15の(50(0039)レジスト膜102を除去すれば、図7

内部の水分および酸素も除去できる。したがって、これ らに起因する、吸着の問題、腐食あるいは劣化の問題も 解決することができる。このため、鹽30を設けて、光 スイッチング素子の外側を覆い、内部を減圧することに より、応答速度がさらに速く、信頼性および耐久性がさ らに高い光スイッチングデバイス50および光スイッチ ングユニット55を提供することができる。また、この 光スイッチングユニット55を用いて図1に示したよう な画像表示装置80を構成することにより、いっそう解

提供することができる。

【0036】図7に、光スイッチング素子10がアレイ 状に配列された光スイッチングデバイス50において、 光スイッチング素子10と共に壁30を形成する製造工 程の一例を示してある。光スイッチング素子10はミク ロンあるいはそれ以下のオーダの精度が要求されるの で、本例ではフォトリソグラフィー技術と、本願発明者 らが開発した型転写により微細構造を成形する技術を用 いてアクチュエータ6およびマイクロ光学素子3を製造 く維持されていることが重要になる。本例の光スイッチ 20 している。さらに、壁30により光ガイF1の全反射面 1 a と光学素子3の抽出面3 a との距離を精度良く組み 立てられるようにする必要がある。このため、本例で は、壁30の高さと、光学素子3の抽出面3aとの間に 所定のサイズの段差16を作るように型成形し、壁30 に光ガイド1を乗せるだけで所望の精度が維持できるよ うにしている。

[0037]まず、図7(a)に示すように、マイクロ 光学素子3を動かす為のアクチュエータ構造8をフォト リソ工程を用いて作成する。フォトリソ工程により、下 30 電極8、ばね性の中間電極51および上電極7、さらに マイクロ光学素子3との接続する為の支柱52ができ、 それらの隙間に犠牲層109が詰まった状態となる。さ らに、外側には、壁30の下半部30aが形成されてい る。そして、犠牲層をエッチングする前に、以下に示す ように、マイクロ光学素子の原形を樹脂成形によって作 成する。その上に、光学素子3のV形の反射ミラー4 a の基礎となるサポート構造5を樹脂で形成し、反射ミラ -4 a となる金属、たとえば、アルミニウムなどをスパ ッタリングなどの方法により付着し成蹊する。これろに 避けることができ光スイッチング素子が保護できる。と 40 重ねて、さらに、透明樹脂18をV形の溝に充填し、壁 30との間に段差101を有する成形型100によって 光学素子3の形状を成形する。これにより、V形の溝に 充填された透明樹脂の上面をフラットにしつつ、壁30 との間に段差101を正確に成形できる。

> 【0038】その後、図7(b)に示すように、レジス ト膜102を塗布し、部分的に除去するための開口10 3をバターンニングする。その後、バターンニングによ ってレジスト膜の除去された場所103を垂直にエッチ ングする。

(c) に示す形状になる。すなわち、透明な樹脂層4を サポートするV字型の構造5が素子毎に分離され、上面 に抽出面3aを備えたマイクロ光学素子3が形成され る。また、壁30の上半部30bが同時に形成され、下 半部30 a および上半部30 b が重なり、所定の高さの 壁30が構成される。一方、樹脂のエッチングでは犠牲 層109はエッチングされない為、アクチュエータ6で は犠牲層の表面108が露出しただけとなる。

13

【0040】その後、犠牲屋109をブラズマエッチン グするなどの方法によって犠牲層109が除去される と、図7 (d) に示す様に、アクチュエータ6が静電力 で動け、それともに光学素子3が移動できるる空間15 が生成される。そして、光学素子3の上面3 a と、壁3 0の上面31との間の段差形成は、成形型100にエッ チング等で非常に正確な段差101をつけておけばそれ が反映されて極めて精度が高くなる。さらに、マイクロ 光学素子3の上面3aと壁30の上面31を形成する型 100が同じであるので、正確に段差101が転写され る。したがって、本例の製造方法により、正確なサブミ クロンの段差16が壁30とスイッチング素子10との 20 間に形成された光スイッチングデバイス50を製造する ととができる。この光スイッチングデバイス50に、光 ガイド1を重ねて組み立てるととにより、寸法精度が高 く、さらに、壁30により周囲が覆われた光スイッチン グユニット55を提供することができる。

【0041】図8に示した光スイッチングユニット55 は、上記の製造方法により製造された光スイッチングデ バイス50に、光ガイド1を重ねたものである。 さら に、本例では、壁30の上面31に反射膜32が蒸着さ れている。これにより、光ガイド1の中を伝搬する光線 30 2は、壁30の上面31設けられた反射膜32によって 全反射と同じ方向2 b に反射する。従って、壁30の上 面31に光ガイド1の下面1aが密着しても、壁30の 上端に光線2が透過して散乱光等が発生することがな く、光ガイド1の内部を光線2が伝達される。このた め、非常に光スイッチングのS/N比が高くなり、信頼 性の高い能動型光学紫子がアレイ状に配置された光スイ ッチングユニット55を提供できる。

【0042】図8に示した光スイッチングユニット55 学素子3と全反射面1aとの間の距離を精度良く設定で きるようにした例である。成形型100に段差を設けた いために、犠牲層をエッチングした後の光スイッチング デバイス50の形状は、図9に示すように、光学素子3 の抽出面3aと、壁30の上面31のレベルがそろった 状態である。したがって、壁30の上面31に、との上 面31と接する領域1bと、光学素子3が接する領域 (全反射面) 1 a との間に所定の段差 1 6 がある光ガイ ド1を接続する。この方法によっても、マイクロ光学素 子3と、全反射面1aとの間に所定の距離を精度良く確 50 グ素子と間隔12を開けて配置されている。また、これ

保することができる。すなわち、マイクロ光学素子3 が、光導入プリズムIの下面1aに接触したり、全反射 光がマイクロ光学索子3に進入しない距離(0.5μm 以上)に移動したりする間隔を確保することができる。 【0043】光ガイド1の段差16はエッチング等で正 確に出来る。このため、光ガイド1の側に段差をつける 方法により、光学素子3を成形する成形型100を平面 にすることが可能となり、成形時の位置合わせ等に許容 誤差の大きな製造方法が採用できる。さらに、マイクロ 光学素子3の上面3aと光ガイド1の下面1aとの簡 に、正確なサブミクロン単位のギャップ17が容易に形 成できる。

【0044】また、本例においても、壁30が光ガイド 1と接触する部分は上記と同様に反射膜を形成しておく ととが望ましい。さらに、光ガイド1の段差16の部分 も全反射面にならず、入射光2が透過する。したがっ て、反射膜を形成するか、あるいは、入射光2と同じ角 度の段差として乱反射を防止することが望ましい。 【0045】また、とれらの例では、さらに、マイクロ 光学素子3の上面3 a と光ガイド1の下面1 a との間 に、正確なサブミクロン単位のギャップ17が容易に形 成できる。したがって、中間電極51と、上電極7との 間にストッパを設けなくて良い。すなわち、中間電極5 1と上電極7との間に電位差を与えることにより引力が 発生し、中間電極は上方向に移動し、マイクロ光学素子 3は上方へ移動する。との際、中間電極51と上電極7 とが接触すると導通してしまう。とのため、中間電極5 1と上電板7とが接触しないように、ストッパを設ける かあるいはいずれか一方の電極を絶縁体で覆う必要があ る。しかしながら、本例の光スイッチングユニットにお いては、光学素子3と光ガイド1との距離が非常に精度 良く決まるので、光学素子3が光ガイド1に当たった位 置で、中間電極51と上電極7との間に微小な空間が保 持されるようにすることが可能であり、そのような設計 を非常に高精度および高信頼性で実現あるいは実装する ととができる。したがって、ストッパあるいは絶縁体の 層を省くことが可能となり、製造コストを低減すること ができる。さらに、絶縁層をなくすことにより、絶縁層 での帯電も無く、繰り返し耐久性の良い光スイッチング は、図7に示した成形型100には段差を設けずに、光 40 素子を持つ能動型の光学スイッチングユニットを実現で きる。

#### [0046]第2の実施の形態

図10および図11に本発明に係る光スイッチングユニ ットの異なる例を示してある。図10は、本例の光スイ ッチングユニット55を上方から光ガイド1を透かして 見た平面図であり、図11は断面図である。本例の光ス イッチングユニット55も、3×3に光スイッチング素 子10がアレイ状に配置された能動型の光学デバイスで あり、個々の光スイッチング素子10が隣のスイッチン

らの光スイッチング素子10を囲むように段差となる壁 30が設けられている。さらに、光スイッチング素子1 0の間12に、属囲の壁30の上面31と高さが同じ上 面を持つ突起19が配置されている。

15

【0047】本例の光スイッチングユニット55も、静 電型のアクチュエータ6により光学素子3が駆動される タイプの能動型の光スイッチングユニットである。個々 の光スイッチング素子10の構成は、上記にて説明した ものと同様である。そして、本例の光スイッチングユニ ット55においても、壁30がアレイ状の光スイッチン 10 グ素子10を囲む構造であり、アレイ状の光スイッチン グ索子の空間15を基板20、光ガイド1と共に壁30 で封止し、空間15に不活性気体を充填したり、減圧し たりできる構造になっている。したがって、本例の光ス イッチングユニット55においても、滅圧することによ り、動作速度を早くでき、さらに、光スイッチング素子 を保護することにより信頼性および耐久性が飛躍的に向 上した光スイッチングユニットを提供することができ る。

[0048] さらに、アレイ状に配置された光スイッチ 20 ング素子10の中あるいは間12に設けた突起19は、 壁30と同様に、光ガイド1の下面1aと上面19aで 接触し、光ガイド1を固定する機能を果たす。したがっ て、光ガイド1の下面の面積度が多少悪い場合、あるい は、スイッチング素子10を囲む空間15が減圧されて 周囲との圧力差により光ガイド1の下面1aに撓みがで る場合においても、マイクロ光学素子3の上面3aが光 ガイド1の下面(全反射面)1aに接触したり、全反射 光がマイクロ光学素子に進入しない距離(0.5 μm以) 上)に移動したりする間隔をより正確に確保する事が出 30 来る。

【0049】また、本例においても、突起あるいは支柱 19が光ガイドの全反射面1aと接触する部分19aで は、光が乱反射したり、支柱19に光が抜けることがあ る。したがって、支柱の上面19aに反射膜を形成して おくことが望ましく、これにより光2を他の面と同様に 全反射して伝達することができる。

#### 【0050】第3の実施の形態

図12および図13に本発明に係る光スイッチングユニ 光スイッチングユニット55を上方から光ガイド1を透 かして見た平面図であり、図13は断面図である。本例 の光スイッチングユニット55も、3×3に光スイッチ ング素子10がアレイ状に配置された能動型の光学デバ イスであり、個々の光スイッチング素子10が隣のスイ ッチング素子と間隔12を開けて配置されている。ま た、これらの光スイッチング素子10を囲むように段差 となる壁30が設けられている。

【0051】本例の壁30は、アレイ状に配置された光 スイッチング素子10を囲む構造であるとともに、その 50 入、加圧又は減圧を行うことができる。その後、壁30

一部33aおよび33bに窪みを設けてある。窪み33 aと33bは同様な窪みであるので、以降では窪み33 bについてのみ説明する。窪み33bを横切る面におけ る断面図が図13である。本図に示したように、光ガイ ド1の下面1aが壁30の上面31に密着固定されてお り、壁30、光ガイド1および基板20により、光スイ ッチング素子10を囲む空間15が封止されている。さ らに、本例の壁30には窪み33bにより壁30を賞通 する孔が形成されている状態である。したがって、この 窪み33 bにより孔を通して、光ガイド1を段差となる 壁30に固定した後、アレイ状に配置された光スイッチ ング素子10が存在する空間15の雰囲気を制御すると とが可能であり、不活性気体を入れて、吸着防止処理あ るいは酸化などによる耐久性の劣化を防止することがで さる。また、空間15を減圧することにより、これらの 効果に加え、空気抵抗を低くしてスイッチング速度を高 めるとともに駆動電力を下げて消費電力を低減できる光 スイッチングユニットを提供することができる。

【0052】上述した壁を備えた光スイッチングユニッ トにおいては、空間15を減圧する場合、真空チャンバ ーなどの真空雰囲気の中で、壁30が形成された基板2 0の上に、光導入ブリズムである光ガイド1を固定する 作業を行う必要があった。とれに対し、本例の光スイッ チングユニット55においては、図14に示すように、 壁30に貫通孔33が設けられているので、予め光ガイ ド1を固定した後に、真空チャンバーなどの真空雰囲気 にできる容器に入れることができる。したがって、空間 15を減圧するのが容易となる。

[0053] そして、図15に示すように、空間15の 空気が排出された後に、接着剤34を塗布することによ り窪みあるいは孔33aおよび33bを塞ぐことができ る。この方法により、アレイ状に配置された光スイッチ ング素子10が存在する空間15を満たす気体が減圧さ れた状態で空間15を封止できる。さらに、減圧する前 に、空間15を不活性な気体で置換することにより、さ ちに、残存する空気または湿分あるいは水分による影響 を防止することができる。この様に、アレイ状の光スイ ッチング素子10が存在する空間15を不活性な気体を 減圧して保つととにより、スイッチングユニット55の ットのさらに異なる例を示してある。図12は、本例の 40 信頼性を高めると同時に、エアーダンピング効果を減少 させ、より高速な光スイッチングを行うことができる光 スイッチングユニット55を提供することができる。 【0054】図16および図17に壁30を貫通する孔 およびそれを塞ぐ手段の異なった例を示してある。本例 では、アレイ状の光スイッチング業子10が存在する空 間15の周囲を取囲む壁30の窪み33cが壁30の上 面31の一部が凹むように設けられており、壁30の上 面31に光ガイド1を固定した状態では壁30を貫通す る孔が形成される。との状態で、撥水処理、気体の封

20

30

の上面31に窪み33cを覆うように膜着けを行い、バ ターンニングによって窪み33cを封止する形状とす る。これにより、貧通穴33cが膜34によって塞がれ るので、アレイ状に光スイッチング素子10が存在する 空間15を封止することが出来る。この様な方法を用い ると、孔を塞ぐための接着剤が固まる前に、壁の上面と 光ガイドの下面との間に侵入し、全反射面laを汚染し たり、光学素子3が全反射面1aに付着するような不具 合が発生する可能性をなくすことができる。また、接着 剤の硬化時における変形などもないので、光ガイド1と 10 光学素子3との間の距離をさらに正確に設定することが でき、強固な封止が容易に実現できる。

### 【0055】第4の実施の形態

図18ないし図21に本発明に係る光スイッチングユニ ットのさらに異なる例を示してある。図18は、本例の 光スイッチングユニット54を上方から光ガイド1を透 かして見た平面図であり、図19ないし図21は断面図 である。本例の光スイッチングユニット54も、3×3 に光スイッチング素子10がアレイ状に配置された能動 型の光学デバイスであり、個々の光スイッチング素子! 0が隣のスイッチング素子と間隔12を開けて配置され ている。また、これらの光スイッチング素子10を囲む ように段差となる壁30が設けられている。さらに、壁 30には、貫通あるいは連通するように孔33aおよび 33bが設けられており、これらの孔33aおよび33 bを運じて空間 15 が減圧された後、適当な樹脂による 膜34により孔33aおよび33bは封止されている。 さらに、壁30および封止膜34は金属酸化膜あるいは 金属薄膜35によりコーディングされており、さらにガ スが透過しないようになっている。

【0056】また、本例の光スイッチングユニット54 においては、図19ないし図21に示すように、光スイ ッチング素子10がアレイ状に配置された空間15は、 壁30と、基板20と、平板状のカバー60とにより囲 われており、平板状のカバー60が光導入用のプリズム 本体61に密着し、光ガイド1としての機能を果たすよ うになっている。すなわち、平板状のカバー(以降では 封止板あるいは封止プリズム)60は光導入プリズム8 1と同じ屈折率の透明な部材により構成されており、そ リズム61に入射した光2は封止プリズム60の下面1 aで全反射される。そして、光スイッチング素子10の 光学素子3が、封止プリズム60の下面1aに接触した り、離れるととにより光がスイッチングされる。

【0057】光ガイド1を、このような平板状の封止ブ リズム60と、光導入プリズム61とに分け、封止プリ ズム60だけを取り付けた状態でいったんユニット54 を製造することにより、空間15を封止するときには大 型の光導入プリズム61を基板20に組み立てる必要が

法は小さくなり、非常にハンドリングしやすくなる。さ らに、図18に示すように基板20の表面20aには、 光スイッチング素子10に駆動信号を供給するための電

極70が配列されるが、光導入プリズム61を取り付け た状態では電極70に対しボンディング作業がし難いの に対し、封止プリズム60を取り付けた状態では充分な スペースが確保されるのでボンディング作業が行い易い といったメリットもある。

18

【0058】との封止プリズム(封止板、カバーガラ

ス)60は、デバイス全体の厚みを薄くするという点で は、封止プリズム自体も薄い方が望ましい。しかしなが ら、減圧したとき、すなわち、外気との圧力差が1気圧 になると、それに起因する応力によって封止プリズム6 0が内部に歪む。との歪が大きいと、スイッチング素子 10の光学素子3が封止プリズム60の下面1aに密着 しにくくなり、エバネセント光の抽出効率が低下する。 とのため、封止プリズム60は気圧差による変形が一定 の範囲内に収まる厚みにすることが望ましい。たとえ ば、封止プリズム80として石英ガラスを用い、変形を 5 mmに対し30 n m程度以下、すなわち、10-1から 10~程度の変形度に収めるためには、一辺が5mmか ら10mm程度のサイズの石英ガラス製の封止プリズム 60ではその厚みを3mm程度以上にすることが望まし Ļì,

【0059】さらに、本例の光スイッチングユニット5 4においては、壁30を樹脂モールド39により成形し ている。したがって、基板20と、封止プリズム60と の間隔を適当に設定した後に樹脂をそれらの周囲に沿っ て注入あるいは釜布などの方法により駄30を形成す。 る。この際、基板20と封止ブリズム80との間隔を精 度良く設定するためには、接着剤などにより仮止めした 後に、モールド用の樹脂を注入したり、あるいは、適当 な高さのスペーサを挟んで基板20と封止プリズム80 との高さを設定した後にモールド用の樹脂を注入すると とが望ましい。

【0060】さらに、先の実施の形態において説明した ように、型成形などによってリジッドな壁30を成形 し、その外側にモールド樹脂39を塗布して空間15を 封止することも可能である。さらには、樹脂の中に距離 の下面が全反射面1aとしての機能を果たし、光導入ブ 40 を維持するスペーサあるいはフィラーなどを混入した状 態で塗布した後に封止プリズム60を組み立てることも 可能である。

【0061】仮止め用の接着剤あるいはモールド用の樹 脂39としては、UV硬化型の樹脂で、さらに、粘度も 高く硬化後のアウトガスの量が少ないものが望ましい。 基板20と封止プリズム60の間に適当に侵入した状態 で硬化させるには、アクリル樹脂あるいはエポキシ樹脂 系のUV硬化型の樹脂が取り扱いしやすい。樹脂の粘度 が低いと、空間15の内部に浸透してしまいスイッチン なくなる。したがって、減圧処理する際のデバイスの寸 50 グ案子10の作動を阻害する可能性がある。一方、粘度

が要求される。

が高いと作業性が悪化する。とのため、粘度は2万から 15万cP程度が適当である。また、モールド樹脂によ る空間内部を減圧封止するのであるが、封止した後に樹 脂からアウトガスが発生すると減圧効果が薄れる。この ため、アウトガスはできるだけ少ないことが望ましい。 たとえば、硬化後、120°Cで2時間加熱したときに減 量、すなわち、ガス化するレートが0、5%程度以下の 樹脂を選択することが望ましい。さらに、ガス、たとえ ば、空気、水蒸気などの透過率のできるだけ低い樹脂が 望ましい。とのような条件を満たす樹脂はいくつかあ り、たとえば、協立化学産業株式会社製のワールドロッ クNo. 8723を挙げるととができる。

【0062】そして、本例においては、図19に示すよ うに、樹脂モールド39により壁30を成形する際に、 壁30の外周面36を封止ブリズム60から基板20に 向かって徐々に広がるテーパ状にしている。モールド樹 脂のつけ方はいくつか考えら得るが、半球状などの状態 で成形すると、モールド樹脂と封止プリズム60あるい は基板20との接触面積が小さくなりやすく、外気が侵 入しやすい。さらに、以下で、モールド樹脂39の表面 20 化できる。さらに、水分による吸着効果もなくなるの を金属薄膜35で覆い、ガスバリアを製造しているが、 蒸着あるいはスパッタリングなどにより金属薄膜35を 成膜するときに、面が一方向に一様に広がった形状であ ると均質な膜を作りやすい。これに対し、半球状などの ように面に凹凸があると成膜できない部分が発生し、ガ スバリア膜を成形しても充分な効果が得られない。

【0063】図20に、モールド樹脂による壁30の外 側にガスバリア膜35を成形した状態を示してある。上 述したように、本例の光スイッチングユニット54にお 樹脂39により壁30を成形し、その際に空間15と外 部とを連通する連通孔33が開いた壁30とする。そし て、真空チェンバーなどに入れて内部の空間 15を減圧 する。その後、封止膜34を成形して空間15が減圧さ れた状態とする。これらの工程は、たとえば、UV透過 性の真空チェンバーを用いれば、真空に減圧された状態 で、壁および連通孔33を封止する醭34を硬化させる ことができ、チェンバー内で連続作業することにより空 間15を高真空にすることができる。さらに、後処理と よび封止膜34の外側に成形することにより、密着性を 高めると共に、壁30を透過してガスが空間15に優入 するのを防止している。

【0064】ガスバリア膜としては、緻密な薄膜を成形 できる、酸化シリコン、酸化アルミニウムなどの金属酸 化物、窒化シリコンなどの金属窒化物、アルミニウムな どの金属を用いることが望ましい。これらにより、50 から5000オングストローム、すなわち、5から50 〇nmの膜厚のガスバリア膜を成膜することによりガス 透過率を大幅に改善できる。

【0065】さらに、成膜に際しては、真空蒸着法を用 いることができるが、イオンアシスト蒸着法、イオンプ レーティング素着法、酸化反応蒸着法などの蒸着法を素 材に合わせて採用することにより、縁密でガスパリア効 果の高い薄膜を成形することができる。金属製又はその 他の導電性のガスバリア膜を形成する場合は、周囲に配 置されている電極との干渉を避けるように蒸着すること

【0088】とのようにして、スイッチング素子が並ん 10 だ空間 15 を減圧処理した光スイッチングユニット 54 を、図21に示すように、光ガイド1の本体となる光導 入プリズム61に取り付けることにより、導入された光 をスイッチングすることができる光スイッチングユニッ ト55を組み立てることができる。

【0087】とれらの実施の形態で示した光スイッチン グユニットは、光スイッチング素子が並んだ空間 15が 外界に対し封止されており、その内部を減圧することが できる。したがって、空気抵抗を少なくするととがで き、シミュレーションでは動作速度を4倍以上まで高速 で、実際に高速化に寄与する率はいっそう高いと考えら れる。

【0068】そして、光スイッチング素子の光学素子を 駆動する際の気体による抵抗力が減少し、また、水分な どによるスイッチングに対処するためのパワーが不要に なる。さらに、電極間の接触を防止するために絶縁層を 設けると僅かではあるが電荷が溜まり、その電荷によっ て静電吸着を起すが、上述したようにギャップを精度良 く管理することにより光ガイドをストッパとして利用し いては、封止ブリズム60と基板20との間にモールド 30 て絶縁層も省くととができる。したがって、本発明の光 スイッチングユニットにおいてはこれらの要因によりア クチュエータを駆動するのに必要とする電力も下げると とが可能となり、消費電力が少なく、高速で動作する光 スイッチングユニットを提供することができる。

【0089】空間15を滅圧することにより、さらに、 プリズムの反射面48亿金属膜を用いている場合は、減 圧することにより、酸化を防止でき、それによる反射率 が低下することも防止できる。また、酸素を介在とした 光との相互作用により、光学素子を構成する樹脂が劣化 して、ガスパリア膜35をモールド極脂による壁30お 40 することも防止できる。このため、本発明の光スイッチ ングユニットにおいては、光学特性も良好のまま保持す ることができ、耐久性および信頼性を大幅に向上でき

> 【0070】なお、上配では、アクチュエータ6として 上下の電極7および8に加え、中間電極51を備えた光 スイッチング素子および光スイッチングユニットに基づ き本発明を説明しているが、上下電極でアクチュエータ を構成する光スイッチング素子および光スイッチングユ ニットであっても良いことはもちろんである。さらに、 50 静電式のアクチュエータに変わり、ビエゾ素子などの他

の形式のアクチュエータを用いた装置にも本発明を提供 することができる。また、上記の実施の形態のいくかで は、壁30の上面31が反射性であることを記載してい ないが、先に説明したように、上面には反射膜を形成す ることにより光の有効利用が図れ、また、画像形成する 場合はコントラストを上げることができる。

【0071】そして、とれらの本発明に係る光スイッチ ングユニット55は、いずれも、図1に示した画像表示 装置80にライトバルブとして適用可能なものであり、 光源81より出射した光はレンズなどにより色フィルタ 10 グユニットをライトバルブとして用いることにより、信 82に集光させ、コリメートレンズなどを経てより平行 光となり、光導入プリズムとしての機能を備えた光ガイ **ド1に入射する。光ガイド1に入射した光は、全反射面** 1 a に取り付けたられた上述した能動型の光スイッチン グデバイス50に入射し、それらにアレイ状に配列され た光スイッチング素子10あるいは光学素子3により画 素表示をするために選択的にスイッチングされ出射され る。画像情報を持った光85は役射レンズ86によって スクリーン89に投影され、助画等を表示する。このよ うに、構造が複雑でなく、工程も少ない能動型の光学素 20 子およびそれを備えた光スイッチングユニット55を実 現できるため、画像表示装置に要求される、信頼性、耐 久性が非常に良い画像表示装置を提供できる。また、導 入プリズム、投射レンズ等が小さくできる為、軽量で、 省電力な画像表示装置を実現できる。

【0072】さらに、本発明に係る光スイッチングユニ ットは、光をデジタル的に高速でオンオフできるもので あり、画像表示装置に限らず、光コンピュータ、光ブリ ンタなどの現在開発が進んでおり、今後実用化が望まれ る光を媒体として装置に対し適用できるものである。 [0073]

【発明の効果】以上説明したように本発明によれば、光 スイッチング素子の光学素子が動く1ミクロン以下の間 隔を非常に精度良く実現でき、しかも、精度の良い間隔 を確保する為の段差あるいは壁を容易に作ることができ る。したがって、光学素子を駆動するアクチュエータの 駆動電圧のばらつきが抑えられ、しかも、間隔を狭く出 来る為、低い電圧での駆動も可能となり、省電力な能動 型の光スイッチングスニットを提供できる。

【0074】とのような、非常に精度の高い壁は、樹脂 40 転写技術によりマイクロ光学素子を製作する工程と同じ 工程で同時に出来る。したがって、非常に安価で省エネ ルギーの製作工程が実現できた。

【0075】そして、壁を用いて、光スイッチング素子 が並んだ空間を光ガイドおよび基板との間を精度良く維 持できると共に、壁によりこの空間を封止できる。した がって、本発明においては、光学素子およびアクチュエ ータを備えた光スイッチング素子の信頼性を高めると同 時に、この空間を減圧状態に保つことにより光スイッチ ング速度を上げることもできる。

22

【0076】また、光スイッチング素子が並んだ領域を 封止して減圧することにより、水分によるスティンキン グ、ブリズムの反射面を構成する金属膜の劣化、酸化に よる光学素子などの材料劣化なども防止することができ る.

【0077】従って、本発明の光スイッチングユニット により、高速で、コントラストが高く、信頼性および耐 久性が高く、さらに、高證調表示が可能なデジタル光変 鋼装置を提供できる。このため、本発明の光スイッチン 類性および耐久性が非常に良い画像表示装置が実現で き、軽量で、省電力な画像表示装置が実現できる。

【図面の簡単な説明】

【図1】エバネセント光を利用した画像表示デバイスを 用いたプロジェクタの概要示す図である。

【図2】エバネセント光を利用した画像表示デバイス (光スイッチングデバイス) の概要を示す図である。

【図3】エバネセント光を利用した光スイッチングデバ イスの異なる例を示す図である。

【図4】本発明の第1の実施の形態に係る光スイッチン グユニットの概要を示す図である。

【図5】図4に示す光スイッチングユニットの断面図で

【図6】応答速度と空気圧力との関係をシミュレーショ ンした結果を示すグラフである。

【図7】図4に示す光スイッチングユニットの製造方法 の一例を示す図である。

【図8】上記と異なる光スイッチングユニットの一例を 示す図である。

30 【図9】上記とさらに異なる光スイッチングユニットの --例を示す図である。

【図10】本発明の第2の実施の形態に係る光スイッチ ングユニットの概略を示す図である。

【図11】図10に示す光スイッチングユニットの断面 図である。

【図12】本発明の第3の実施の形態に係る光スイッチ ングユニットの概略を示す図である。

【図13】図12に示す光スイッチングユニットの断面 図である。

【図14】図12に示す光スイッチングユニットで減圧 する様子を示す図である。

【図15】図12に示す光スイッチングユニットで連通 孔を封止する様子を示す図である。

【図16】上記と異なる封止膜の構成を示す図である。

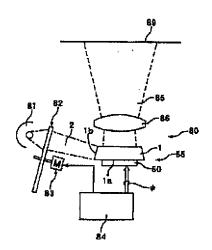
【図17】図16の断面図である。

【図18】本発明の第4の実施の形態に係る光スイッチ ングユニットの概略を示す図である。

【図19】図18に示す光スイッチングユニットの断面 図であり、モールド樹脂により壁を形成した状態を示す 50 図である。

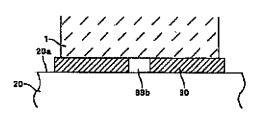
全反射面と抽出面とのギャップ 【図20】図18に示す光スイッチングユニットの断面 \*17 図であり、ガスパリア膜を形成した状態を示す図であ 20 半導体基板 壁 30 【図21】光導入ブリズムを重ねた状態を示す断面図で 3 1 壁の上面 ある。 32 反射膜 【符号の説明】 壁の貫通孔(窪みまたは連絡孔) 33 導光板 (光ガイド) 34 封止膜 l a 全反射面 ガスバリア 35 2 照明 (入射) 光 36 モールド樹脂の外面 2 a 出射光 モールド樹脂 10 39 3 光学素子 光スイッチングデバイス(画像表示デバイス) 50 3 a 抽出面 中間電極 5 1 4 マイクロプリズム 封止プリズムを採用した光スイッチングユニッ 54 V型のサポート構造 光スイッチングユニット(画像表示ユニット) アクチュエータ 55 上電極およびばね構造 60 平板状のカバーガラス(封止プリズム、封止 下電極 板) 9 アンカー 光ガイドの光導入プリズム(台形プリズム) 61 10 光スイッチング素子 70 ボンディングパット(接続用の電極) 11 ポスト(支柱) 80 プロジェクタ 20 15 光スイッチング素子が並んだ空間

【図1】

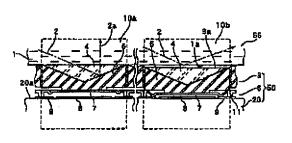


[図13]

東一面斯區図



## [図2]



[図3]

